

Nous allons voir quelques opérateurs de calcul binaire qui sont utilisés dans les programmes, par exemple pour calculer des conditions dans un programme C et aussi de faire des calculs très particuliers, par exemple pour crypter des données.

1. Opérateurs logiques

1.1. Explications

Les microprocesseurs permettent de faire de calculs logiques binaires. Il y a quatre opérateurs principaux qui prennent des nombres en base 2 et traitent les bits indépendamment.

- $\text{NON}(N)$ inverse tous les bits de N .
- $A \text{ ET } B$ compare les bits des mêmes rangs dans les deux nombres : a_0 avec b_0 , a_1 avec b_1 , etc. et pour chaque couple (a_i, b_i) , il applique la règle : si $a_i = b_i = 1$ alors le bit correspondant du résultat est mis à 1, sinon il est mis à 0.
- $A \text{ OU } B$ applique la règle : si $a_i = b_i = 0$, alors le bit correspondant du résultat est mis à 0, sinon il est mis à 1.
- $A \text{ OUX } B$ (*ou exclusif*) applique la règle : si $a_i \neq b_i$, alors le bit correspondant du résultat est mis à 1, sinon il est mis à 0.

Exemple :

	NON	ET	OU	OUX
A	1011	1010	1010	1010
B		1001	1001	1001
	0100	1000	1011	0011

Leur utilité est un peu moins évidente que les additions et soustractions, mais :

- Ces opérateurs sont définis dans les langages de haut niveau, C, Java, etc. : $\text{NON}(N)$ s'écrit $\sim N$, $A \text{ ET } B$ s'écrit $A \& B$, $A \text{ OU } B$ s'écrit $A | B$, et $A \text{ OUX } B$ s'écrit $A \wedge B$. Ce sont les opérateurs de calcul logique binaire comme précédemment.
 Il ne faut pas les confondre avec les opérateurs booléens sur des conditions : $!$ pour la négation d'une condition booléenne, $\&\&$ pour la conjonction (un « et » entre des conditions), $||$ pour la disjonction (« ou » entre des conditions).
- Les opérateurs logiques permettent par exemple de déterminer si un nombre est négatif : le bit de poids fort est à 1. Le test est facile à faire. Il suffit de calculer $(N \text{ ET } (100\dots00)_2)$. Si le résultat est non-nul, alors N est négatif.
- On peut aussi déterminer si un nombre est pair : le bit de poids faible est à 0. Le test est simple. Si $(N \text{ ET } (00\dots0001)_2)$ est nul, alors N est pair.
- L'opérateur CHS s'écrit simplement $\text{NON}(N) + 1$.
- Plus étonnant, l'addition elle-même s'écrit à l'aide de ces opérateurs logiques. En effet, quand on additionne deux bits a_i et b_i , la somme $a_i + b_i = (a_i \text{ OUX } b_i)$ et la retenue est $(a_i \text{ ET } b_i)$. Dans un microprocesseur, les additions sont réalisées par des OUX et des ET.
- L'opérateur $A \text{ OUX } B$ est équivalent à $(\text{NON}(A) \text{ ET } B) \text{ OU } (A \text{ ET } \text{NON}(B))$.
- On peut montrer (algèbre de Boole) qu'il suffit d'un seul opérateur, appelé NON-ET qui vaut $\text{NON}(A \text{ ET } B)$ pour reconstruire tous les autres.

En anglais, ces opérateurs s'écrivent : NOT, AND, OR et XOR (*exclusive or*).

1.2. Exercices

- i. Calculer NON(0101) ET 0110
- ii. Calculer 1011 OUX (1010 ET 0111)
- iii. Calculer NON(0101) OU NON(1101)

2. Décalages et rotations

2.1. Explications

Voici une autre catégorie d'opérateurs binaires, les décalages et rotations. Il y a six opérateurs : ASR et ASL, LSR et LSL, ROR et ROL. Ce sont en fait trois sortes d'opérateurs avec deux directions, vers la droite (*R) et vers la gauche (*L). Voici des schémas.



Figure 1: Rotations

Les rotations servent dans certains algorithmes de cryptage des données (md5, sha-1, sha-256...).

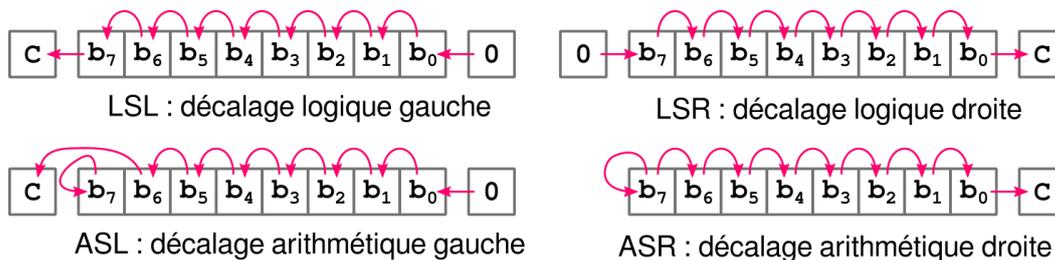


Figure 2: Décalages

Les décalages vers la gauche servent à faire des multiplications par 2, et les décalages à droite font des divisions par 2. Elles peuvent être combinées pour multiplier et diviser par n'importe quel nombre.

La différence entre les décalages logiques et arithmétiques concerne la convention des entiers : naturels pour les décalages logiques et signés en C_2^8 pour les décalages arithmétiques. Vous remarquez que le bit de poids fort qui représente le signe est conservé dans les décalages arithmétiques.

Également, le bit de poids fort ou poids faible est envoyé dans l'indicateur C du processeur. Cela permet de chaîner des rotations sur plusieurs octets, ou de détecter des erreurs de calcul.

En général, les opérateurs de décalage sont définis dans les langages de haut niveau. Ils s'écrivent << et >>, mais la convention de signe n'est pas normalisée. Il n'y a pas d'opérateur pour les rotations, on doit les calculer avec des ET, des OU et des décalages, ou carrément écrire des instructions du microprocesseur (en « assembleur ») dans le programme C.

2.2. Exercices

- i. Calculer la rotation à droite de $(10011101)_2$.

1. Si $A < B$, alors
 - En convention $C2^n$ (entiers relatifs), alors remplacer A par $2^n + A$. Ça revient à placer un 1 en tête de A . Ce 1 ne compte pas dans le résultat final car il est assimilé à zéro et le résultat sera tronqué à n bits.
 - Hors convention $C2^n$ (entiers naturels uniquement), la soustraction n'est pas possible.
2. Il faut écrire A et B l'un au dessus de l'autre en alignant les unités à droite. Attention, l'ordre A, B est important car la soustraction n'est pas commutative.
3. On commence par traiter les unités (chiffres de droite) a_0 et b_0 , puis on traite les chiffres suivants en allant vers la gauche.
4. Soient a_i et b_i les deux chiffres à traiter. Leur soustraction donne un chiffre appelé c_i .
 - Si $a_i \geq b_i$, alors $c_i = a_i - b_i$. Voici un exemple :

$$\begin{array}{r} \mathbf{1} \ \mathbf{1} \ \mathbf{0} \\ - \ \mathbf{1} \ \mathbf{0} \ \mathbf{0} \\ \hline \mathbf{0} \ \mathbf{1} \ \mathbf{0} \end{array}$$

- Sinon, $c_i = (10)_2 + a_i - b_i$, et remplacer b_{i+1} par $b_{i+1} + 1$. C'est ce qu'on appelle une retenue.

Exemples :

$$\begin{array}{r} \mathbf{1} \ \mathbf{1} \ \mathbf{0} \\ - \ \mathbf{0}_{+1} \ \mathbf{1} \\ \hline \mathbf{0} \ \mathbf{1} \end{array}$$

$$\begin{array}{r} \mathbf{1} \ \mathbf{1} \ \mathbf{1} \ \mathbf{0} \\ - \ \mathbf{0}_{+1} \ \mathbf{1}_{+1} \ \mathbf{1} \\ \hline \mathbf{0} \ \mathbf{1} \ \mathbf{1} \end{array}$$

3.1.2. Exercices

- i. Calculer $(101011)_2 - (11101)_2$
- ii. Calculer $(100000)_2 - (10101)_2$
- iii. Calculer $(101101)_2 - (10110)_2$

3.2. Soustractions en tant qu'additions avec l'opposé

La convention $C2^n$ permet aussi de calculer une soustraction $A - B$ sous la forme $A + CHS_n(B)$.

- a. On veut calculer $(101011)_2 - (11101)_2$
 - i. Mettre les deux nombres sur $n = 7$ bits ou plus, pour qu'ils restent positifs en convention $C2^n$: $(0101011)_2$ et $(0011101)_2$.
 - ii. Calculer $CHS_n((0011101)_2)$, c'est à dire l'opposé du second nombre
 - iii. Additionner le premier nombre avec l'opposé du second
 - iv. Tronquer la somme à 6 bits et comparer avec le résultat obtenu dans la partie précédente.
- b. On veut calculer $(100000)_2 - (10101)_2$
 - i. Mettre les deux nombres sur au moins 7 bits
 - ii. Calculer l'opposé du 2^e nombre
 - iii. Additionner le premier nombre avec l'opposé du second
 - iv. Tronquer la somme à 6 bits et comparer avec le résultat obtenu dans la partie précédente.
- c. Calculez $-5 - 2$ sur 4 bits avec cette méthode
 - i. Écrire les deux nombres à soustraire sur 4 bits.
 - ii. Appliquer CHS_4 sur le second nombre
 - iii. Faire l'addition
 - iv. Tronquer la somme et vérifier le résultat.